

příloha č.1 - Seznam typů datových rámců

start_byte 95	cmd_byte 0 - 255	param_array	stop_byte 33
------------------	---------------------	-------------	-----------------

Struktura příkazového datového rámce obsahující doplňkové informace.

start_byte 95	cmd_byte 0 - 255	stop_byte 33
------------------	---------------------	-----------------

Struktura příkazového datového rámce bez doplňkových informací.

hodnota cmd_byte	param	Význam
101	-	požadavek na reset mikrokontroléru
102	-	požadavek najetí do referenčního bodu
150 - 153	8bit	povel k zápisu limitních hodnot
200	80bit	povel k natočení všech os do požadovaných hodnot
201 - 206	16bit	povel k natočení osy do požadované polohy
210	8bit	povel k uložení aktuální polohy do paměti EEPROM

Tab.1 Tabulka příkazů a jejich významů

start_byte 95	ack_byte 0 - 255	param_array	stop_byte 33
------------------	---------------------	-------------	-----------------

Struktura odpovědního datového rámce obsahující doplňkové informace

start_byte 95	ack_byte 0 - 255	stop_byte 33
------------------	---------------------	-----------------

Struktura odpovědního datového rámce bez doplňkových informací.

hodnota ack_byte	param	Význam
100	-	Acknowledge zpráva nadřazeného zařízení
51 - 54	8bit	rámce obsahující jednotlivé mezní hodnoty
60	80bit	rámec obsahující natočení všech os
61-66	16bit	rámce obsahující jednotlivé aktuální natočení os

Tab.2 Tabulka odpovědí a jejich významů